

证券代码： 688206

证券简称： 概伦电子

上海概伦电子股份有限公司 投资者关系活动记录表

2023-10

投资者关系 活动类别	<input type="checkbox"/> 特定对象调研 <input type="checkbox"/> 分析师会议 <input type="checkbox"/> 媒体采访 <input checked="" type="checkbox"/> 业绩说明会 <input type="checkbox"/> 新闻发布会 <input type="checkbox"/> 路演活动 <input type="checkbox"/> 现场参观 <input type="checkbox"/> 电话会议 <input type="checkbox"/> 其他（请文字说明其他活动内容）
参与单位 名称	通过线上方式参与公司 2023 年半年度半导体行业集体业绩说明会的投资者
会议时间	2023 年 9 月 4 日（星期一） 下午 13:00-15:00
会议 地点	线上文字互动 上海证券交易所上证路演中心（ http://roadshow.sseinfo.com/ ）
上市公司接 待人员姓名	董事长、董事会秘书（代）：刘志宏 董事、总裁、首席财务官（代）：杨廉峰 独立董事：郭涛
投资者关系 活动主要内 容介绍	<p>1. 公司增设了福州和北京亦庄两处分支机构，请介绍下设立背景。</p> <p>答：2023 年 4 月，公司全资子公司北京概伦电子技术有限公司落地北京经济技术开发区（北京亦庄）。北京亦庄已集聚集成电路重点企业超 200 家，涵盖集成电路设计、制造、封测、装备、材料和零部件的全产业链，目标打造国内集成电路产能规模最大、技术创新能力最强、产业生态最优、人才培养最集中的发展高地。公司北京亦庄子公司的设立，有利于公司充分利用北京地区的科研优势、人才优势、客户资源和政府支持，深度参与北京地区集成电路产业发展布局，同时为区域客户提供更</p>

优质的服务，不断提升公司研发水平和产品的市场竞争力，符合公司的战略和产业布局。

2023年5月，公司顺利收购福州芯智联科技有限公司100%股权，并有序完成团队和产品的整合。芯智联拥有领先的自动/半自动布局、自动/半自动逃逸布线、参考布局、区域布线、多线避让等多项EDA核心技术。芯智联的现有技术和产品能够将公司在芯片级EDA设计和验证的领先地位拓展至板级和封装级设计，既弥补了公司产品在板级和封装级设计的空白，又能够和公司已有的先进设计和验证技术相结合，进一步提升公司产品的市场竞争力，并形成完整的芯片级、板级和封装设计的全流程解决方案，对进一步丰富公司EDA生态具有重要意义，符合公司的发展战略。

截止目前，公司已形成以中国上海为总部，境内覆盖上海、北京、济南、广州、深圳、福州，境外覆盖美国、韩国、新加坡、中国台湾等集成电路重点区域的产业布局，后续公司仍将根据业务发展和战略拓展需要，持续深化在全球市场的布局，为相关区域范围内的人才引进、研发创新、销售业务开展以及客户沟通协作提供全面支持。

2. 公司的标准单元库产品位于芯片设计的哪个环节？

答：标准单元库是芯片设计的重要基础。在集成电路设计制造领域中，数字电路工程师会直接使用标准单元库里面包含的各种单元进行大规模集成电路设计，全套标准单元库模型支撑着数字集成电路从前端到后端的整个设计流程，标准单元库设计并成功验证后，在后续设计中就可以重复使用，极大地提高芯片设计效率，加快产品进入市场的时间。

公司的NanoCell是一款快速精确且简单易用的标准单元库特征化EDA工具。通过内置的NanoSpice仿真器，采用先进的分布式并行架构技术和单元电路分析提取算法，精确且高效的对单元电路进行时序、功耗及噪声等特征进行仿真与提取，提

供友好易使用的接口，帮助用户缩短产品开发周期。

3. 领导您好，贵公司出现股东减持，对公司股价有影响吗？

答：尊敬的投资者，您好。上市以来，公司先后有 3 批限售股份解禁，分别为：1) 2022 年 6 月 28 日，首发网下配售限售股份上市流通，占公司股本总数的 0.4575%；2) 2022 年 12 月 28 日，部分首发限售股份和首发战略配售股份上市流通，占公司股本总数的 24.71%；3) 2023 年 8 月 31 日，部分首发限售股份上市流通，占公司股本总数的 2.39%。截止目前，公司的控股股东、实际控制人及其一致行动人、公司员工持股平台持有的股份均为限售股，并需于 2025 年 6 月 28 日解除限售。

公司将严格遵守相关法律法规及上海证券交易所相关规则，及时履行信息披露义务，公司也会与 IPO 首发前股东保持沟通，密切关注其减持动向，具体股东减持情况烦请您关注公司公告。公司的长期投资价值，不会因为股价的短期波动而受影响，同时二级市场走势受宏观政策、行业环境、产业需求、投资情绪等多重因素共同影响并呈现一定的波动性，敬请您留意相关投资风险，谢谢！

4. 请问仿真在 EDA 设计过程中的重要性，以及公司在仿真方面的积淀如何？

答：尊敬的投资者，您好。在芯片设计过程中，晶体管级的仿真和验证是 EDA 的核心技术之一和重中之重，仿真验证时间占据整个芯片设计周期的约 70%。概伦电子 NanoSpice 系列仿真器以国际一流的高性能的仿真引擎为核心，涵盖了 SPICE 仿真器、FastSPICE 仿真器、混合信号仿真器、信号完整性分析、高良率分析等关键领域。NanoSpice 系列仿真器是全球除国际巨头外少有的能为模块级高精度模拟电路到系统级 (SoC) 和全芯片存储器电路以及系统级信号完整性提供完整解决方案的国产仿真工具，NanoSpice 不仅打破了国外垄断填补了国内空白，而

	<p>且在存储器电路仿真等细分领域处于国际领先地位。在产业化方面, NanoSpice 系列仿真器作为被多家国际半导体巨头采用的国产 EDA 仿真工具, 整体水平达到国际领先且得到众多晶圆代工厂及存储器领域知名客户量产验证。谢谢!</p> <p>有关本次业绩说明会详情请见:</p> <p>https://roadshow.sseinfo.com/roadshowIndex.do?id=15102</p>
日期	2023 年 9 月 4 日